

COPY



(19)
Bundesrepublik Deutschland
Deutsches Patent- und Markenamt

(10) DE 103 34 837 A1 2004.05.19

Publication Date

(12)

Offenlegungsschrift

(21) Aktenzeichen: 103 34 837.9

(51) Int Cl. 7: H04B 10/00

(22) Anmeldetag: 30.07.2003

H04B 10/04, H04B 10/06, H04B 10/08

(43) Offenlegungstag: 19.05.2004

(30) Unionspriorität:

2002/314242

29.10.2002 JP
Priority Date

(74) Vertreter:

Melssner, Bolte & Partner GbR, 80538 München

(71) Anmelder:

Mitsubishi Denki K.K., Tokio/Tokyo, JP

(72) Erfinder:

Moriwaki, Shohel, Tokio/Tokyo, JP; Azekawa, Yoshifumi, Tokio/Tokyo, JP

Die folgenden Angaben sind den vom Anmelder eingereichten Unterlagen entnommen

(54) Bezeichnung: Integrierter Transceiver-Schaltkreis und Kommunikationsbaugruppe

(57) Zusammenfassung: Eine optische Kommunikationsbaugruppe (10) weist einen Sende-Laser (5), ein Empfangselement (6) und einen Peripherie-IC (2) für die Steuerung des Sende-Lasers (5) und des Empfangselements (6) auf. Der Peripherie-IC (2) ist mit einem Transceiver-IC (1) über einen seriellen Bus (4) für den Peripherie-IC verbunden. Der Transceiver-IC (1) der optischen Kommunikationsbaugruppe (10) ist mit einem Schaltkreis (21) einer Ebene höherer Ordnung über einen seriellen Bus für eine Ebene höherer Ordnung verbunden. Der Transceiver-IC (1) weist ein Register (15) für eine Ebene höherer Ordnung einschließlich eines NV-Registers und eines DOM-Registers und ein zusätzliches Register (16) auf, das ein LASI-Register und ein VS-Register einschließt. Sowohl der serielle Bus (3) für die Ebene höherer Ordnung als auch der serielle Bus (4) für den Peripherie-IC sind mit dem Register (15) für eine Ebene höherer Ordnung und dem zusätzlichen Register (16) verbunden.

